

Naziv predmeta:	Elektronika			
Šifra predmeta	Status predmeta	Semestar	Broj ECTS kredita	Fond časova
131105016	Obavezan	V	6	3P+1V+1L

Studijski programi za koje se organizuje :

- Osnovne akademske studije, Studijski program Elektronika, Telekomunikacije i Računari (etr)

Uslovjenost drugim predmetima: Nema formalnih uslova. Podrazumijeva se poznavanje Osnova Elektronike

Ciljevi izučavanja predmeta: Kroz ovaj predmet studenti se upoznaju sa osnovnim elektronskim kolima kao što su: kola sa operacionim pojačavačima, filteri, oscilatori, pojačavači snage, linearni i prekidački izvori napajanja, stabilizatori, PLL kola itd. Proučavaju se metode analize frekvencijskih karakteristika, negativne povratne sprege, stabilnosti kola, termički proračuni, itd. Računske i laboratorijske vježbe su uskladene sa predavanjima i obrađuju gradivo kroz zadatke i praktičan rad.

Ime i prezime nastavnika i saradnika: Prof dr Zoran Mijanović, dr Nedeljko Lekić, Mr. Milena Zogović, Mr.Milena Jovanović

Metod nastave i savladavanja gradiva: Predavanja, računske vježbe, vježbe u računarskoj učionici / laboratoriji. Učenje i samostalan rad. Seminarski radovi. Konsultacije.

Sadržaj predmeta:

Pripremna sedmica	Priprema i upis semestra
I sedmica	Uvodno predavanje. Pregled gradiva. Razvoj i istorijat elektronike. Trendovi daljeg razvoja;
II sedmica	Operacioni pojačavači (VFB i CFB) i komparatori;
III sedmica	Analiza kola sa operacionim pojačavačima;
IV sedmica	Frekvencijska analiza pojačavača; Pasivni i aktivni filtri prvog i drugog reda. Fazni korektori;
V sedmica	Sistemi sa negativnom povratnom spregom. Funkcija reakcije. Uticaj NPS na karakteristike kola;
VI sedmica	Slobodna sedmica
VII sedmica	<i>I provjera znanja;</i>
VIII sedmica	Oscilatori. Uslovi oscilovanja (kružno pojačanje, determinanta kola, negativna impedansa);
IX sedmica	Regulacija amplitude oscilacija. Oscilatori u 3 tačke;
X sedmica	Stabilnost kola sa povratnom spregom;
XI sedmica	Fazno zatvorena petlja (PLL); Galvansko razdvajanje; Izolacioni pojačavači;
XII sedmica	<i>II provjera znanja;</i>
XIII sedmica	Pojačavači snage, tranzistori snage, termička analiza;
XIV sedmica	Izvori napajanja jednosmjernom strujom – linearni;
XV sedmica	Prekidački izvori napajanja, konvertori; Prikaz seminarskih radova;
XVI sedmica	Završni ispit
Završna sedmica	Ovjera semestra i upis ocjena
XVIII-XXI sedmica	Dopunska nastava i popravni ispitni rok

Opterećenje studenata na predmetu

Sedmično	U toku semestra
<p>6 kredita x 40/30 = 8 časova</p> <p>Struktura:</p> <p>3 časa predavanja 1 čas računskih vježbi 1 čas laboratorijskih vježbi 4 časa samostalnog rada, uključujući konsultacije</p>	<p>Nastava i završni ispit: (8 časova) x 16 = 128 časova Neophodne pripreme prije početka semestra (administracija, upis, ovjera) 2 x (8 časova) = 16 časova</p> <p>Ukupno opterećenje za predmet 6x30 = 180 časova</p> <p>Dopunski rad za pripremu ispita u popravnom ispitnom roku, uključujući i polaganje popravnog ispita od <u>0 do 30 časova</u> (preostalo vrijeme od prve dvije stavke do ukupnog opterećenja za predmet 180 časova)</p> <p>Struktura opterećenja: 128 časova (Nastava)+16 časova (Priprema)+36 časova (Dopunski rad)</p>

Studenti su obavezni da pohađaju nastavu i rade praktične vježbe. Za najvišu ocjenu obavezan je seminarski rad.

Literatura:

Sva potrebna literatura će biti postavljena u elektronskom obliku na www.elektronika.cg.yu

Oblici provjere znanja i ocjenjivanje:

- provjere znanja tokom nastave (ukupno 30 poena),
- Laboratorijske vježbe 10 poena
- Domaći zadaci (ukupno 30 poena),
- Seminarски rad do 10 poena, i obavezan je za najvišu ocjenu,
- Završni ispit 25 poena,
- Prelazna ocjena se dobija ako se kumulativno sakupi najmanje 51 poen.

Posebnu naznaku za predmet:

Nastava (P+V) se izvodi za sve studente zajedno a laboratorijski rad (L) po grupama prema rasporedu koji će biti objavljen.

U slučaju da je to potrebno nastava se može izvoditi i na engleskom jeziku.

Ime i prezime nastavnika koji je pripremio podatke: Prof dr Zoran Mijanović