

Naziv predmeta:		Organizacija i arhitektura računara I		
Šifra predmeta	Status predmeta	Semestar	Broj ECTS kredita	Fond časova
131106084	Obavezni	II	5	3P+1V+0L

**Studijski programi za koje se organizuje :** Osnovne akademske studije – ELEKTRONIKA, TELEKOMUNIKACIJE i RAČUNARI (studije traju 6 semestara, 180 ECTS kredita)

**Uslovjenost drugim predmetima:** Potrebno je da student ima položen ispit iz predmeta »Osnovi računarstva I« sa Elektrotehničkog fakulteta u Podgorici ili, ukoliko student dolazi sa drugog fakulteta/univerziteta, iz predmeta koji u obimu od najmanje 75% odgovara prethodno navedenom predmetu.

**Ciljevi izučavanja predmeta:** Kroz ovaj predmet studenti se upoznaju sa organizacijom i projektovanjem modernog računarskog sistema kroz projektovanje posebnog MIPS računarskog sistema. Neophodna znanja student usvaja dizajniranjem skupa naredbi kojima se omogućava potpuno funkcionisanje računarskog sistema.

**Ishodi učenja:** Nakon što student položi ovaj ispit biće u mogućnosti da:

Razlikuje decimalne brojne veličine zapisane u fomatima sa nepomičnom i pomičnom tačkom (fixed-point i IEEE 754 floating-point format zapisivanja) i vrši osnovne računske operacije nad njima,

Detaljno analizira i opše funkcionisanje sekvenciјalnog kola proizvoljnog stepena složenosti,

Projektuje sekvenciјalno kolo na bazi opisa zadatka koji je potrebno izvršiti,

Detaljno opše različite tipove instrukcije i formate njihovog mašinskog zapisa u računaru,

Programira u MIPS asemblerском jeziku: Kreira program proizvoljnog stepena složenosti u MIPS simboličkom (assemblerском) obliku,

Projektuje aritmetičko-logičku jedinicu namijenjenu izvršavanju operacija zahtijevanih instrukcijama MIPS asemblerског jezika,

Projektuje datapath (procesorsku jedinicu) i kontrolnu jedinicu računara namijenjenog jednostavnom-jednotaktном, ali i aktuelnom–multitaktnom izvršavanju pojedinačnih instrukcija,

Projektuje kontrolnu jedinicu računara baziranu na Mooreovom tipu sekvenciјalnog kola sa konačnim, ali ipak različitim brojem stanja za različite instrukcije.

**Ime i prezime nastavnika:** Prof. Dr Veselin N. IVANOVIĆ - nastavnik, Milica VUŠANOVIC - saradnica

**Metod nastave i savladavanja gradiva:** Predavanja i računske vježbe. Učenje i samostalna izrada praktičnih zadataka. Konsultacije.

#### Plan:

Q hghoh	
<b>I (22.02.)</b>	Metodologija projektovanja računarskog sistema. Analiza sekvenciјalnih kola;
<b>II</b>	Projektovanje (sinteza) sekvenciјalnih kola. Moorov i Mealiev tip sekvenciјalnog kola;
<b>III</b>	Fixed-point i floating-point aritmetika. Floating-point aritmetika, standard IEEE 754;
<b>IV</b>	Instrukcije – jezik računarskog sistema. Operacije i operandi hardwarea računara;
<b>V</b>	Osnovni tipovi instrukcija. R-tip, Memory-reference instrukcije, Instrukcije (bez)uslovnog skoka;
<b>VI</b>	Potprogrami – hardware-ski uslovi za njihovo omogućavanje;
<b>VII</b>	Immediate instrukcije. Programiranje u assembleru. Programska jezik R 2000;
<b>VIII (11.04.)</b>	<b>Kolokvijum</b>
<b>IX</b>	Projektovanje aritmetičko-logičke jedinice namijenjene izvršavanju uvedenog skupa naredbi asemblerског jezika R 2000;
<b>X</b>	Datapath i kontrolna jedinica. Metodologije projektovanja, Jednostavna implementacija (single clock cycle);
<b>XI</b>	Kontrola ALU i projektovanje glavne kontrolne jedinice jednotaktne implementacije;
<b>XII</b>	Implementacija bazirana na izvršavanju instrukcija u više taktova (multiple clock cycle).
<b>XIII</b>	Podjela procesa izvršavanja instrukcija po clock-intervalima i dizajniranje kontrolne jedinice višetaktne implementacije u cilju izvršavanja instrukcija iz osnovnog skupa (instrukcije R-tipa, Memory-reference instrukcije i instrukcije uslovnog i bezuslovnog skoka);
<b>XIV (23/30.05.)</b>	Popravni kolokvijum.
<b>XV</b>	Primjeri redizajniranja datapatha i kontrole u cilju implementacije dodatnih instrukcija.

**Odgovornost studenata u toku semestra:** Studenti su obavezni da pohađaju nastavu i rade obe kolokvijuma i završni ispit.

**Konsultacije:** nakon predavanja, a po potrebi po dogovoru

#### OPTEREĆENJE STUDENATA

Nedjeljno	U toku semestra
<b>5 kredita x 40/30 = 6 sati i 40 minuta</b>	<b>Nastava i završni ispit:</b> (6 sati 40 minuta) x 16 = <b>106 sati 40 minuta</b> <b>Neophodne pripreme</b> prije početka semestra (administracija, upis, ovjera) 2 x (6 sati i 40 minuta) = <b>13 sati i 20 minuta</b>
<b>Struktura:</b> 3 sata predavanja 1 sat računarskih vježbi 2 sata i 40 minuta samostalnog rada, uključujući konsultacije	<b>Ukupno opterećenje za predmet</b> <b>5.0x30 = 150 sati</b>  <b>Dopunski rad</b> za pripremu ispita u popravnom ispitnom roku, uključujući i polaganje popravnog ispita od <u>0 do 30 sati</u> (preostalo vrijeme od prve dvije stavke do ukupnog opterećenja za predmet 150 sati)  <b>Struktura opterećenja:</b> 106 sati i 40 min. (Nastava)+13 sati i 20 min. (Priprema)+30 sati (Dopunski rad)

**Literatura:** D.A. Paterson, J.L. Hennessy, »Computer organization & Design, The hardware/Software interface«, Third Edition, Morgan Kaufmann Publishers, San Mateo, California, 2008.

V.N. Ivanović, "Organizacija i arhitektura računara I (Programiranje u assembleru, Aritmetičko-logička jedinica, MIPS procesor – dizajniranje)", autorizovana predavanja i vježbe, Podgorica 2020-22.

**Oblici provjere znanja i ocjenjivanje:**

- Kolokvijum – Maksimalan broj poena koji se može osvojiti na kolokvijumu je 60,
- Završni ispit – Maksimalan broj poena koji se može osvojiti na završnom ispitu je 40.

Saglasno poenima koje je moguće osvojiti na kolokvijumu i završnom ispitu, završni ispit pokriva isključivo materiju koja će biti izučavana nakon kolokvijuma. Prelaznu ocjenu student dobija ako kumulativno sakupi najmanje 50 poena.

Ocjena	A	B	C	D	E
Broj poena	90-100	80-89	70-79	60-69	50-59

**Posebnu naznaku za predmet:**

<i>Ime i prezime nastavnika koji je pripremio podatke: Prof. dr Veselin N. Ivanović.</i>
--

<i>Napomena:</i>
------------------