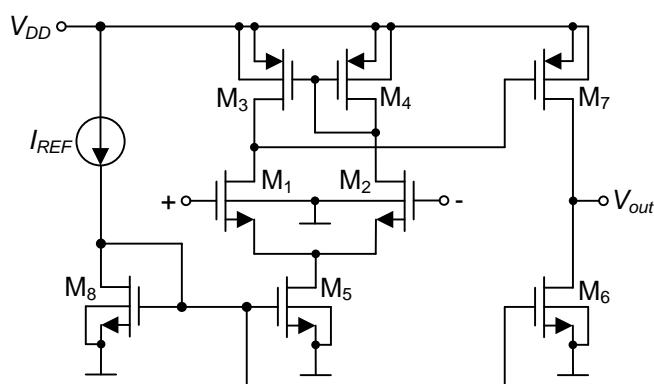


- Izvršiti AC analizu dvostepenog operacionog pojačavača prikazanog na slici 1.1 u funkciji ulaznog diferencijalnog napona u *open-loop* konfiguraciji, za kapacitivno opterećenje na izlazu  $C_L = 3 \text{ pF}$ . *Common-mode* ulazni napon je  $V_{cm} = 1.5 \text{ V}$ . Prikazati rezultate simulacije.
- Odrediti jednosmjerno pojačanje, marginu faze,  $f_{-3dB}$ , kao i frekvenciju jediničnog pojačanja  $f_i$ .
- Na izlaz kola vezati otporno opterećenje  $R_L = 20 \text{ k}\Omega$ , paralelno kondenzatoru  $C_L$ .
- Odrediti *slew rate* operacionog pojačavača. Prikazati rezultat simulacije.
- Za operacioni pojačavač u konfiguraciji jediničnog pojačavača odrediti maksimalnu vrijednost napona odskočnog tipa na ulazu  $V_{omax}$  za koji se izlaz ponaša u skladu sa relacijom (2.3), predavanje VII.
- Izvršiti parametarsku vremensku analizu, pri čemu je na ulazu kola kvadratni talasni oblik perioda  $40 \mu\text{s}$ , čija amplituda ima vrijednost  $0.3V_{omax}$ ,  $0.5V_{omax}$  i  $V_{omax}$ . Uporediti *rise-time* izlaznog napona za različite ulaze. Prikazati rezultat simulacije.
- Povećati amplitudu ulaznog napona na  $0.75 \text{ V}$ . Izračunati *rise-time*. Objasniti dobijeni rezultat.
- Izračunati *full-power bandwidth* učestanost koja odgovara izlaznom naponu amplitude  $0.5 \text{ V}$ . Kroz odgovarajuće simulacije potvrditi dobijeni rezultat.

Poznato je: Napon napajanja kola  $V_{DD} = 3 \text{ V}$ , polarizaciona struja  $I_{REF} = 70 \mu\text{A}$ . Dimenzije MOSFET-ova su date u tabeli 1.1. Frekvencijska kompenzacija operacionog pojačavača izvršena je umetanjem redne veze otpornika  $R_C = 2.2 \text{ k}\Omega$  i kondenzatora  $C_C = 5.5 \text{ pF}$  između gejta i drenja MOSFET-a M<sub>7</sub>. Parametri MOSFET-a  $A_D = A_S = \{3 * W * L_{min}\}$  i  $P_D = P_S = \{W + 2 * 3 * L_{min}\}$ , pri čemu je  $L_{min}$  minimalna dimenzija u odgovarajućoj tehnologiji i iznosi  $L_{min} = 0.35 \mu\text{m}$ .

**Tabela 1.1 - Dimenzije MOSFET-ova**

MOSFET	$L [\mu\text{m}]$	$W [\mu\text{m}]$
M <sub>1</sub>	0.7	100
M <sub>2</sub>	0.7	100
M <sub>3</sub>	1	50
M <sub>4</sub>	1	50
M <sub>5</sub>	0.7	35
M <sub>6</sub>	0.7	35
M <sub>7</sub>	1	100
M <sub>8</sub>	0.7	35



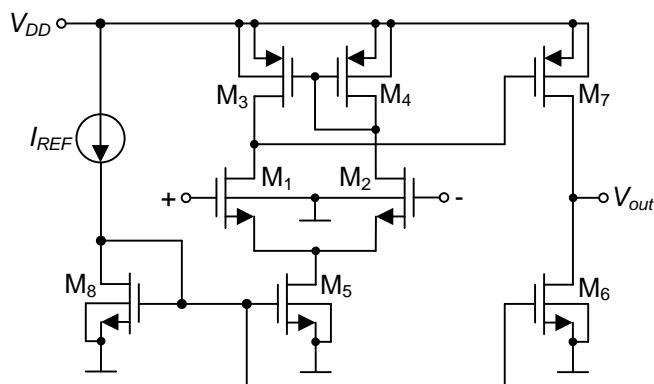
**slika 1.1**

- Izvršiti AC analizu dvostepenog operacionog pojačavača prikazanog na slici 1.1 u funkciji ulaznog diferencijalnog napona u *open-loop* konfiguraciji, za kapacitivno opterećenje na izlazu  $C_L = 3 \text{ pF}$ . Common-mode ulazni napon je  $V_{cm} = 1.75 \text{ V}$ . Prikazati rezultate simulacije.
- Odrediti jednosmjerno pojačanje, marginu faze,  $f_{-3dB}$ , kao i frekvenciju jediničnog pojačanja  $f_i$ .
- Na izlaz kola vezati otporno opterećenje  $R_L = 20 \text{ k}\Omega$ , paralelno kondenzatoru  $C_L$ .
- Odrediti *slew rate* operacionog pojačavača. Prikazati rezultat simulacije.
- Za operacioni pojačavač u konfiguraciji jediničnog pojačavača odrediti maksimalnu vrijednost napona odskočnog tipa na ulazu  $V_{omax}$  za koji se izlaz ponaša u skladu sa relacijom (2.3), predavanje VII.
- Izvršiti parametarsku vremensku analizu, pri čemu je na ulazu kola kvadratni talasni oblik periode  $80 \mu\text{s}$ , čija amplituda ima vrijednost  $0.2V_{omax}$ ,  $0.6V_{omax}$  i  $V_{omax}$ . Uporediti *rise-time* izlaznog napona za različite ulaze. Prikazati rezultat simulacije.
- Povećati amplitudu ulaznog napona na  $0.5 \text{ V}$ . Izračunati *rise-time*. Objasniti dobijeni rezultat.
- Izračunati *full-power bandwidth* učestanost koja odgovara izlaznom naponu amplitude  $0.75 \text{ V}$ . Kroz odgovarajuće simulacije potvrditi dobijeni rezultat.

Poznato je: Napon napajanja kola  $V_{DD} = 3 \text{ V}$ , polarizaciona struja  $I_{REF} = 100 \mu\text{A}$ . Dimenzije MOSFET-ova su date u tabeli 1.1. Frekvencijska kompenzacija operacionog pojačavača izvršena je umetanjem redne veze otpornika  $R_C = 1.5 \text{ k}\Omega$  i kondenzatora  $C_C = 6 \text{ pF}$  između gejta i drejna MOSFET-a M7. Parametri MOSFET-a  $A_D = A_S = \{3 * W * L_{min}\}$  i  $P_D = P_S = \{W + 2 * 3 * L_{min}\}$ , pri čemu je  $L_{min}$  minimalna dimenzija u odgovarajućoj tehnologiji i iznosi  $L_{min} = 0.35 \mu\text{m}$ .

**Tabela 1.1 - Dimenzije MOSFET-ova**

MOSFET	$L [\mu\text{m}]$	$W [\mu\text{m}]$
M1	0.7	100
M2	0.7	100
M3	1	50
M4	1	50
M5	0.7	35
M6	0.7	35
M7	1	100
M8	0.7	35



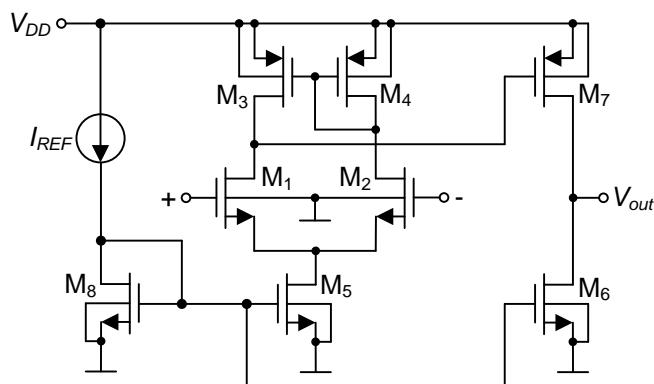
**slika 1.1**

- Izvršiti AC analizu dvostepenog operacionog pojačavača prikazanog na slici 1.1 u funkciji ulaznog diferencijalnog napona u *open-loop* konfiguraciji, za kapacitivno opterećenje na izlazu  $C_L = 3 \text{ pF}$ . *Common-mode* ulazni napon je  $V_{cm} = 1.8 \text{ V}$ . Prikazati rezultate simulacije.
- Odrediti jednosmjerno pojačanje, marginu faze,  $f_{-3dB}$ , kao i frekvenciju jediničnog pojačanja  $f_i$ .
- Na izlaz kola vezati otporno opterećenje  $R_L = 20 \text{ k}\Omega$ , paralelno kondenzatoru  $C_L$ .
- Odrediti *slew rate* operacionog pojačavača. Prikazati rezultat simulacije.
- Za operacioni pojačavač u konfiguraciji jediničnog pojačavača odrediti maksimalnu vrijednost napona odskočnog tipa na ulazu  $V_{omax}$  za koji se izlaz ponaša u skladu sa relacijom (2.3), predavanje VII.
- Izvršiti parametarsku vremensku analizu, pri čemu je na ulazu kola kvadratni talasni oblik perioda  $60 \mu\text{s}$ , čija amplituda ima vrijednost  $0.25V_{omax}$ ,  $0.75V_{omax}$  i  $V_{omax}$ . Uporediti *rise-time* izlaznog napona za različite ulaze. Prikazati rezultat simulacije.
- Povećati amplitudu ulaznog napona na  $0.6 \text{ V}$ . Izračunati *rise-time*. Objasniti dobijeni rezultat.
- Realizovati invertujući pojačavač sa pojačanjem -2. Na ulaz kola dovesti sinusoidu učestanosti  $1 \text{ MHz}$  i amplitude  $100 \text{ mV}$ . Prikazati odgovarajuće simulacione dijagrame. Objasniti.

Poznato je: Napon napajanja kola  $V_{DD} = 3 \text{ V}$ , polarizaciona struja  $I_{REF} = 100 \mu\text{A}$ . Dimenzijske vrijednosti MOSFET-ova su date u tabeli 1.1. Frekvencijska kompenzacija operacionog pojačavača izvršena je umetanjem redne veze otpornika  $R_C = 1.5 \text{ k}\Omega$  i kondenzatora  $C_C = 6 \text{ pF}$  između gejta i drejna MOSFET-a M7. Parametri MOSFET-a  $A_D = A_S = \{3 * W * L_{min}\}$  i  $P_D = P_S = \{W + 2 * 3 * L_{min}\}$ , pri čemu je  $L_{min}$  minimalna dimenzija u odgovarajućoj tehnologiji i iznosi  $L_{min} = 0.35 \mu\text{m}$ .

**Tabela 1.1 - Dimenzijske vrijednosti MOSFET-ova**

MOSFET	$L [\mu\text{m}]$	$W [\mu\text{m}]$
M1	0.7	100
M2	0.7	100
M3	1	50
M4	1	50
M5	0.7	35
M6	0.7	35
M7	1	100
M8	0.7	35



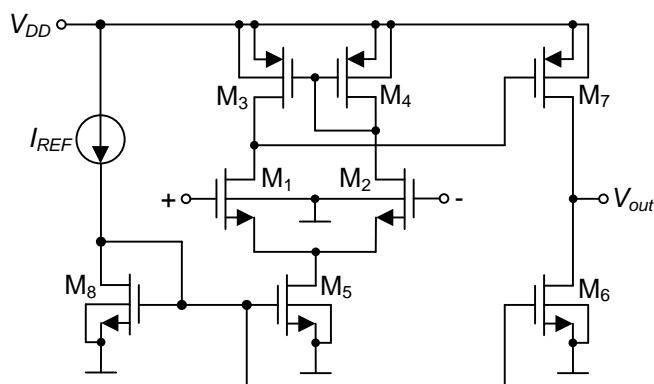
**slika 1.1**

- Izvršiti AC analizu dvostepenog operacionog pojačavača prikazanog na slici 1.1 u funkciji ulaznog diferencijalnog napona u *open-loop* konfiguraciji, za kapacitivno opterećenje na izlazu  $C_L = 3 \text{ pF}$ . Common-mode ulazni napon je  $V_{cm} = 1.8 \text{ V}$ . Prikazati rezultate simulacije.
- Odrediti jednosmjerno pojačanje, marginu faze,  $f_{3dB}$ , kao i frekvenciju jediničnog pojačanja  $f_i$ .
- Na izlaz kola vezati otporno opterećenje  $R_L = 20 \text{ k}\Omega$ , paralelno kondenzatoru  $C_L$ .
- Odrediti *slew rate* operacionog pojačavača. Prikazati rezultat simulacije.
- Za operacioni pojačavač u konfiguraciji jediničnog pojačavača odrediti maksimalnu vrijednost napona odskočnog tipa na ulazu  $V_{omax}$  za koji se izlaz ponaša u skladu sa relacijom (2.3), predavanje VII.
- Izvršiti parametarsku vremensku analizu, pri čemu je na ulazu kola kvadratni talasni oblik perioda  $60 \mu\text{s}$ , čija amplituda ima vrijednost  $0.25V_{omax}$ ,  $0.75V_{omax}$  i  $V_{omax}$ . Uporediti *rise-time* izlaznog napona za različite ulaze. Prikazati rezultat simulacije.
- Povećati amplitudu ulaznog napona na  $0.6 \text{ V}$ . Izračunati *rise-time*. Objasniti dobijeni rezultat.
- Realizovati invertujući pojačavač sa pojačanjem  $-10$ . Na ulaz kola dovesti sinusoidu učestanosti  $1 \text{ MHz}$  i amplitude  $50 \text{ mV}$ . Prikazati odgovarajuće simulacione dijagrame. Objasniti.

Poznato je: Napon napajanja kola  $V_{DD} = 3 \text{ V}$ , polarizaciona struja  $I_{REF} = 100 \mu\text{A}$ . Dimenzije MOSFET-ova su date u tabeli 1.1. Frekvencijska kompenzacija operacionog pojačavača izvršena je umetanjem redne veze otpornika  $R_C = 1.5 \text{ k}\Omega$  i kondenzatora  $C_C = 6 \text{ pF}$  između gejta i drenja MOSFET-a M<sub>7</sub>. Parametri MOSFET-a  $A_D = A_S = \{3 * W * L_{min}\}$  i  $P_D = P_S = \{W + 2 * 3 * L_{min}\}$ , pri čemu je  $L_{min}$  minimalna dimenzija u odgovarajućoj tehnologiji i iznosi  $L_{min} = 0.35 \mu\text{m}$ .

**Tabela 1.1 - Dimenzije MOSFET-ova**

MOSFET	$L [\mu\text{m}]$	$W [\mu\text{m}]$
M <sub>1</sub>	0.7	100
M <sub>2</sub>	0.7	100
M <sub>3</sub>	1	50
M <sub>4</sub>	1	50
M <sub>5</sub>	0.7	35
M <sub>6</sub>	0.7	35
M <sub>7</sub>	1	100
M <sub>8</sub>	0.7	35



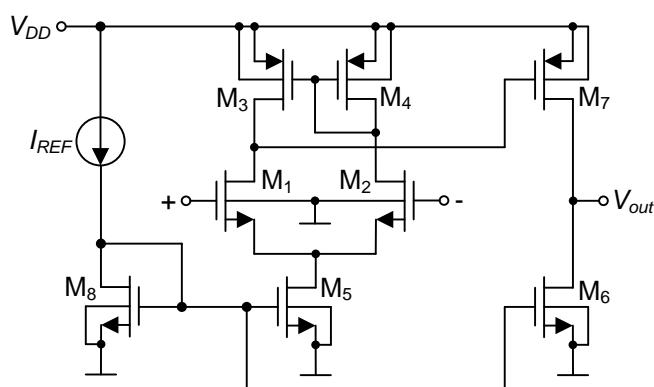
**slika 1.1**

- Izvršiti AC analizu dvostepenog operacionog pojačavača prikazanog na slici 1.1 u funkciji ulaznog diferencijalnog napona u *open-loop* konfiguraciji, za kapacitivno opterećenje na izlazu  $C_L = 3 \text{ pF}$ . Common-mode ulazni napon je  $V_{cm} = 1.5 \text{ V}$ . Prikazati rezultate simulacije.
- Odrediti jednosmjerno pojačanje, marginu faze,  $f_{-3dB}$ , kao i frekvenciju jediničnog pojačanja  $f_i$ .
- Na izlaz kola vezati otporno opterećenje  $R_L = 20 \text{ k}\Omega$ , paralelno kondenzatoru  $C_L$ .
- Odrediti *slew rate* operacionog pojačavača. Prikazati rezultat simulacije.
- Za operacioni pojačavač u konfiguraciji jediničnog pojačavača odrediti maksimalnu vrijednost napona odskočnog tipa na ulazu  $V_{omax}$  za koji se izlaz ponaša u skladu sa relacijom (2.3), predavanje VII.
- Izvršiti parametarsku vremensku analizu, pri čemu je na ulazu kola kvadratni talasni oblik perioda  $40 \mu\text{s}$ , čija amplituda ima vrijednost  $0.3V_{omax}$ ,  $0.5V_{omax}$  i  $V_{omax}$ . Uporediti *rise-time* izlaznog napona za različite ulaze. Prikazati rezultat simulacije.
- Realizovati invertujući pojačavač sa pojačanjem -10. Na ulaz kola dovesti sinusoidu učestanosti  $0.2 \text{ MHz}$  i amplitude  $150 \text{ mV}$ . Prikazati odgovarajuće simulacione dijagrame. Objasniti.
- Izračunati *full-power bandwidth* učestanost koja odgovara izlaznom naponu amplitude  $0.5 \text{ V}$ . Kroz odgovarajuće simulacije potvrditi dobijeni rezultat.

Poznato je: Napon napajanja kola  $V_{DD} = 3 \text{ V}$ , polarizaciona struja  $I_{REF} = 70 \mu\text{A}$ . Dimenzije MOSFET-ova su date u tabeli 1.1. Frekvencijska kompenzacija operacionog pojačavača izvršena je umetanjem redne veze otpornika  $R_C = 2.2 \text{ k}\Omega$  i kondenzatora  $C_C = 5.5 \text{ pF}$  između gejta i drenja MOSFET-a M<sub>7</sub>. Parametri MOSFET-a  $A_D = A_S = \{3 * W * L_{min}\}$  i  $P_D = P_S = \{W + 2 * 3 * L_{min}\}$ , pri čemu je  $L_{min}$  minimalna dimenzija u odgovarajućoj tehnologiji i iznosi  $L_{min} = 0.35 \mu\text{m}$ .

**Tabela 1.1 - Dimenzije MOSFET-ova**

MOSFET	$L [\mu\text{m}]$	$W [\mu\text{m}]$
M <sub>1</sub>	0.7	100
M <sub>2</sub>	0.7	100
M <sub>3</sub>	1	50
M <sub>4</sub>	1	50
M <sub>5</sub>	0.7	35
M <sub>6</sub>	0.7	35
M <sub>7</sub>	1	100
M <sub>8</sub>	0.7	35



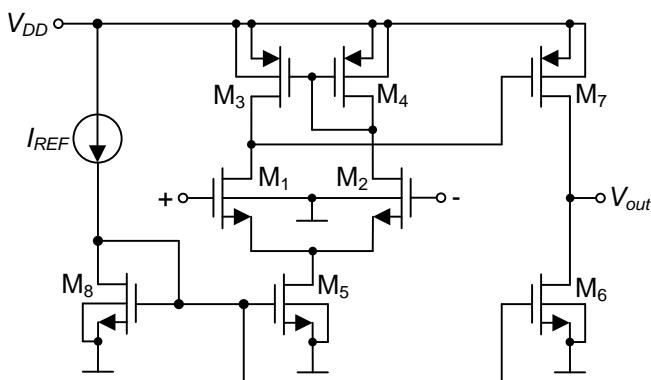
**slika 1.1**

- Izvršiti AC analizu dvostepenog operacionog pojačavača prikazanog na slici 1.1 u funkciji ulaznog diferencijalnog napona u *open-loop* konfiguraciji, za kapacitivno opterećenje na izlazu  $C_L = 3 \text{ pF}$ . *Common-mode* ulazni napon je  $V_{cm} = 1.75 \text{ V}$ . Prikazati rezultate simulacije.
- Odrediti jednosmjerno pojačanje, marginu faze,  $f_{-3dB}$ , kao i frekvenciju jediničnog pojačanja  $f_i$ .
- Na izlaz kola vezati otporno opterećenje  $R_L = 20 \text{ k}\Omega$ , paralelno kondenzatoru  $C_L$ .
- Odrediti *slew rate* operacionog pojačavača. Prikazati rezultat simulacije.
- Za operacioni pojačavač u konfiguraciji jediničnog pojačavača odrediti maksimalnu vrijednost napona odskočnog tipa na ulazu  $V_{omax}$  za koji se izlaz ponaša u skladu sa relacijom (2.3), predavanje VII.
- Izvršiti parametarsku vremensku analizu, pri čemu je na ulazu kola kvadratni talasni oblik perioda  $40 \mu\text{s}$ , čija amplituda ima vrijednost  $0.3V_{omax}$ ,  $0.5V_{omax}$  i  $V_{omax}$ . Uporediti *rise-time* izlaznog napona za različite ulaze. Prikazati rezultat simulacije.
- Povećati amplitudu ulaznog napona na  $0.6 \text{ V}$ . Izračunati *rise-time*. Objasniti dobijeni rezultat.
- Realizovati neinvertujući pojačavač sa pojačanjem 3. Na ulaz kola dovesti sinusoidu učestanosti  $0.2 \text{ MHz}$  i amplitude  $200 \text{ mV}$ . Prikazati odgovarajuće simulacione dijagrame. Objasniti.

Poznato je: Napon napajanja kola  $V_{DD} = 3 \text{ V}$ , polarizaciona struja  $I_{REF} = 70 \mu\text{A}$ . Dimenzije MOSFET-ova su date u tabeli 1.1. Frekvencijska kompenzacija operacionog pojačavača izvršena je umetanjem redne veze otpornika  $R_C = 2.2 \text{ k}\Omega$  i kondenzatora  $C_C = 5.5 \text{ pF}$  između gejta i drenova MOSFET-a M7. Parametri MOSFET-a  $A_D = A_S = \{3 * W * L_{min}\}$  i  $P_D = P_S = \{W + 2 * 3 * L_{min}\}$ , pri čemu je  $L_{min}$  minimalna dimenzija u odgovarajućoj tehnologiji i iznosi  $L_{min} = 0.35 \mu\text{m}$ .

**Tabela 1.1 - Dimenzije MOSFET-ova**

MOSFET	$L [\mu\text{m}]$	$W [\mu\text{m}]$
M <sub>1</sub>	0.7	100
M <sub>2</sub>	0.7	100
M <sub>3</sub>	1	50
M <sub>4</sub>	1	50
M <sub>5</sub>	0.7	35
M <sub>6</sub>	0.7	35
M <sub>7</sub>	1	100
M <sub>8</sub>	0.7	35



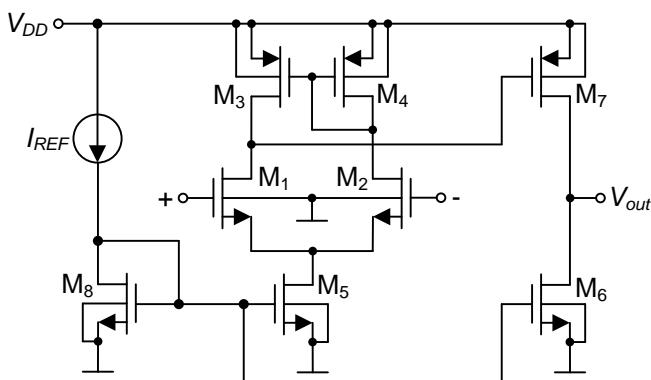
**slika 1.1**

- Izvršiti AC analizu dvostepenog operacionog pojačavača prikazanog na slici 1.1 u funkciji ulaznog diferencijalnog napona u *open-loop* konfiguraciji, za kapacitivno opterećenje na izlazu  $C_L = 3 \text{ pF}$ . Common-mode ulazni napon je  $V_{cm} = 1.9 \text{ V}$ . Prikazati rezultate simulacije.
- Odrediti jednosmjerno pojačanje, marginu faze,  $f_{-3dB}$ , kao i frekvenciju jediničnog pojačanja  $f_i$ .
- Na izlaz kola vezati otporno opterećenje  $R_L = 30 \text{ k}\Omega$ , paralelno kondenzatoru  $C_L$ .
- Odrediti *slew rate* operacionog pojačavača. Prikazati rezultat simulacije.
- Za operacioni pojačavač u konfiguraciji jediničnog pojačavača odrediti maksimalnu vrijednost napona odskočnog tipa na ulazu  $V_{omax}$  za koji se izlaz ponaša u skladu sa relacijom (2.3), predavanje VII.
- Izvršiti parametarsku vremensku analizu, pri čemu je na ulazu kola kvadratni talasni oblik perioda  $40 \mu\text{s}$ , čija amplituda ima vrijednost  $0.1V_{omax}$ ,  $0.5V_{omax}$  i  $V_{omax}$ . Uporediti *rise-time* izlaznog napona za različite ulaze. Prikazati rezultat simulacije.
- Povećati amplitudu ulaznog napona na  $0.5 \text{ V}$ . Izračunati *rise-time*. Objasniti dobijeni rezultat.
- Realizovati neinvertujući pojačavač sa pojačanjem 5. Na ulaz kola dovesti sinusoidu učestanosti  $2 \text{ MHz}$  i amplitude  $200 \text{ mV}$ . Prikazati odgovarajuće simulacione dijagrame. Objasniti.

Poznato je: Napon napajanja kola  $V_{DD} = 3 \text{ V}$ , polarizaciona struja  $I_{REF} = 70 \mu\text{A}$ . Dimenzije MOSFET-ova su date u tabeli 1.1. Frekvencijska kompenzacija operacionog pojačavača izvršena je umetanjem redne veze otpornika  $R_C = 2.2 \text{ k}\Omega$  i kondenzatora  $C_C = 5.5 \text{ pF}$  između gejta i drejna MOSFET-a M7. Parametri MOSFET-a  $A_D = A_S = \{3 * W * L_{min}\}$  i  $P_D = P_S = \{W + 2 * 3 * L_{min}\}$ , pri čemu je  $L_{min}$  minimalna dimenzija u odgovarajućoj tehnologiji i iznosi  $L_{min} = 0.35 \mu\text{m}$ .

**Tabela 1.1 - Dimenzije MOSFET-ova**

MOSFET	$L [\mu\text{m}]$	$W [\mu\text{m}]$
M1	0.7	100
M2	0.7	100
M3	1	50
M4	1	50
M5	0.7	35
M6	0.7	35
M7	1	100
M8	0.7	35



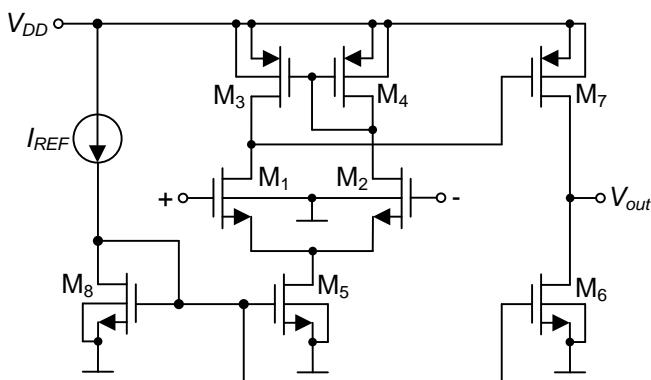
**slika 1.1**

- Izvršiti AC analizu dvostepenog operacionog pojačavača prikazanog na slici 1.1 u funkciji ulaznog diferencijalnog napona, u *open-loop* konfiguraciji, za kapacitivno opterećenje na izlazu  $C_L = 3 \text{ pF}$ . Common-mode ulazni napon je  $V_{cm} = 1.5 \text{ V}$ . Prikazati rezultate simulacije.
- Odrediti jednosmjerno pojačanje, marginu faze,  $f_{-3dB}$ , kao i frekvenciju jediničnog pojačanja  $f_i$ .
- Na izlaz kola vezati otporno opterećenje  $R_L = 30 \text{ k}\Omega$ , paralelno kondenzatoru  $C_L$ .
- Odrediti slew rate operacionog pojačavača. Prikazati rezultat simulacije.
- Za operacioni pojačavač u konfiguraciji jediničnog pojačavača odrediti maksimalnu vrijednost napona odskočnog tipa na ulazu  $V_{omax}$  za koji se izlaz ponaša u skladu sa relacijom (2.3), predavanje VII.
- Izvršiti parametarsku vremensku analizu, pri čemu je na ulazu kola kvadratni talasni oblik perioda  $40 \mu\text{s}$ , čija amplituda ima vrijednost  $0.25V_{omax}$ ,  $0.5V_{omax}$  i  $V_{omax}$ . Uporediti rise-time izlaznog napona za različite ulaze. Prikazati rezultat simulacije.
- Povećati amplitudu ulaznog napona na  $0.5 \text{ V}$ . Izračunati rise-time. Objasniti dobijeni rezultat.
- Realizovati neinvertujući pojačavač sa pojačanjem 5. Na ulaz kola dovesti sinusoidu učestanosti  $5 \text{ MHz}$  i amplitude  $100 \text{ mV}$ . Prikazati odgovarajuće simulacione dijagrame. Objasniti.

Poznato je: Napon napajanja kola  $V_{DD} = 3 \text{ V}$ , polarizaciona struja  $I_{REF} = 70 \mu\text{A}$ . Dimenzije MOSFET-ova su date u tabeli 1.1. Frekvencijska kompenzacija operacionog pojačavača izvršena je umetanjem redne veze otpornika  $R_C = 2.2 \text{ k}\Omega$  i kondenzatora  $C_C = 5.5 \text{ pF}$  između gejta i drenova MOSFET-a M7. Parametri MOSFET-a  $A_D = A_S = \{3 * W * L_{min}\}$  i  $P_D = P_S = \{W + 2 * 3 * L_{min}\}$ , pri čemu je  $L_{min}$  minimalna dimenzija u odgovarajućoj tehnologiji i iznosi  $L_{min} = 0.35 \mu\text{m}$ .

**Tabela 1.1 - Dimenzije MOSFET-ova**

MOSFET	$L [\mu\text{m}]$	$W [\mu\text{m}]$
M1	0.7	100
M2	0.7	100
M3	1	50
M4	1	50
M5	0.7	35
M6	0.7	35
M7	1	100
M8	0.7	35



**slika 1.1**

Seminarski rad treba da sadrži:

- Naslovnu stranu sa naznačenom temom, predmetom, brojem indeksa i imenom studenta.
- Postavku koju ste dobili.
- Vaše rješenje.
- Literaturu.

Na svaku stavku odgovoriti pojedinačno, tako će se vršiti i bodovanje. Sve matematičke relacije i slike označiti.