

ELEKTROTEHNIČKI FAKULTET, IV godina
Organizacija i arhitektura računara II

Broj	Teme za seminarske radove	Grupa (br. studenata)
1.	Pojednostavljenje kontrolne jedinice procesora mikroprogramiranjem	2
2.	Pipelining – uvodna razmatranja	2
3.	Data hazards, Stalls, Forwarding	1
4.	Performanse pipeline-ovanih sistema	1
5.	Hijerarhija memorije i njena eksploatacija u cilju povećanja performansi računara	2
6.	Virtualna memorija i keš memorija	2
7.	Ulazno/izlazni uređaji	1
8.	Magistrale, povezivanje ulazno/izlaznih uređaja i memorije	1
9.	Komunikacija I/O uređaja sa memorijom, procesorom i operativnim sistemom	1
10.	Paralelno procesiranje – uvodna razmatranja	1
11.	SIMD i MIMD kompjuteri	2
12.	MIMD povezani magistralom i umreženi MIMD	2