

# ELEKTROTEHNIČKI FAKULTET, IV godina

## Studijski program: Računari

### Raspored izlaganja seminarskih radova

Seminarski radovi se izlažu ponedjeljkom, sa počekom u 17:15h, u sali 308.

Studenti su dužni da pripreme prezentaciju i izlaganje na zadatu temu. Od studenata se očekuje da dodju prije zadatog termina, kako bi provjerili opremu koju će koristiti za izlaganje (računar i projektor; studenti mogu koristiti i sopstveni laptop).

Datum odbrane	Teme za seminarske radove i studenti koji ih izlažu
02.11.	<b>Tema 1:</b> Pipelining – uvodna razmatranja, Data hazards, Stalls, Forwarding, Performanse pipeline-ovanih sistema <b>Student:</b> Andrea Krivokapić
09.11.	<b>Tema 1:</b> Pipelining – uvodna razmatranja, Data hazards, Stalls, Forwarding, Performanse pipeline-ovanih sistema <b>Student:</b> Andrea Krivokapić
09.11.	<b>Tema 2:</b> Hijerarhija memorije i njena eksploatacija u cilju povećanja performansi računara; Virtualna memorija <b>Student:</b> Teodora Popovic
16.11.	<b>Tema 2:</b> Hijerarhija memorije i njena eksploatacija u cilju povećanja performansi računara; Virtualna memorija <b>Student:</b> Teodora Popovic
16.11.	<b>Tema 3:</b> Virtualna memorija i keš memorija <b>Student:</b> Nina Rakčević
23.11.	<b>Tema 3:</b> Virtualna memorija i keš memorija <b>Student:</b> Nina Rakčević
23.11	<b>Tema 4:</b> Ulazno/izlazni uređaji; Magistrale, povezivanje ulazno/izlaznih uređaja i memorije; Komunikacija I/O uređaja sa memorijom, procesorom i operativnim sistemom <b>Student:</b> Bojana Bujišić
30.11.	<b>Tema 4:</b> Ulazno/izlazni uređaji; Magistrale, povezivanje ulazno/izlaznih uređaja i memorije; Komunikacija I/O uređaja sa memorijom, procesorom i operativnim sistemom <b>Student:</b> Bojana Bujišić
07.12.	<b>Tema 5:</b> Paralelno procesiranje – uvodna razmatranja; SIMD kompjuteri <b>Student:</b> Dragan Bjelica
07.12.	<b>Tema 6:</b> MIMD kompjuteri; MIMD povezani magistralom i umreženi MIMD <b>Student:</b> Maša Raičković
14.12.	<b>Tema 5:</b> Paralelno procesiranje – uvodna razmatranja; SIMD kompjuteri <b>Student:</b> Dragan Bjelica
14.12.	<b>Tema 6:</b> MIMD kompjuteri; MIMD povezani magistralom i umreženi MIMD <b>Student:</b> Maša Raičković
21.12.	<b>Tema 1:</b> Pipelining – uvodna razmatranja, Data hazards, Stalls, Forwarding, Performanse pipeline-ovanih sistema <b>Student:</b> Danilo Lučić
28.12.	<b>Tema 1:</b> Pipelining – uvodna razmatranja, Data hazards, Stalls, Forwarding, Performanse pipeline-ovanih sistema <b>Student:</b> Danilo Lučić