

Elektrotehnički fakultet / Elektronika telekomunikacije i računari / Elektronika

Uslovljenost drugim predmetima	
Ciljevi izučavanja predmeta	
Ime i prezime nastavnika i saradnika	
Metod nastave i savladanja gradiva	
I nedjelja, pred.	
I nedjelja, vježbe	
II nedjelja, pred.	
II nedjelja, vježbe	
III nedjelja, pred.	
III nedjelja, vježbe	
IV nedjelja, pred.	
IV nedjelja, vježbe	
V nedjelja, pred.	
V nedjelja, vježbe	
VI nedjelja, pred.	
VI nedjelja, vježbe	
VII nedjelja, pred.	
VII nedjelja, vježbe	
VIII nedjelja, pred.	
VIII nedjelja, vježbe	
IX nedjelja, pred.	
IX nedjelja, vježbe	
X nedjelja, pred.	
X nedjelja, vježbe	
XI nedjelja, pred.	
XI nedjelja, vježbe	
XII nedjelja, pred.	
XII nedjelja, vježbe	
XIII nedjelja, pred.	
XIII nedjelja, vježbe	
XIV nedjelja, pred.	
XIV nedjelja, vježbe	
XV nedjelja, pred.	
XV nedjelja, vježbe	
Obaveze studenta u toku nastave	
Konsultacije	
Opterećenje studenta u casovima	
Literatura	
Oblici provjere znanja i ocjenjivanje	

Posebne naznake za predmet	
Napomena	
Ishodi učenja	Nakon što student položi ovaj ispit, biće u mogućnosti da: 1. Analizira kola sa VFB i CFB operacionim pojačavačima; 2. Izvrši frekvencijsku analizu pojačavača, aktivnih i pasivnih filtera; 3. Odredi uslove oscilovanja datog kola i nađe učestanost oscilovanja; 4. Dimenzioniše kolo za automatsku regulaciju amplitude oscilovanja; 5. Konstruiše oscilator u 3 tačke; 6. Analizira stabilnost kola sa povratnom spregom; 7. Prepozna osnovne konfiguracije PLL-a i odredi osnovne parametre PLL-a; 8. Termički analizira kola sa tranzistorima snage i pojačavačima snage; 9. Proračuna osnovne parametre linearnog stabilizatora (ulazne i izlazne napone, strujni kapacitet); 10. Prepozna osnovne konfiguracije prekidačkih izvora napajanja i nađe vezu između vremena prekidanja i izlaznog napona.