

Elektrotehnički fakultet / Elektronika telekomunikacije i računari / Digitalna elektronika (etr)

Uslovljenost drugim predmetima	
Ciljevi izučavanja predmeta	
Ime i prezime nastavnika i saradnika	
Metod nastave i savladanja gradiva	
I nedjelja, pred.	
I nedjelja, vježbe	
II nedjelja, pred.	
II nedjelja, vježbe	
III nedjelja, pred.	
III nedjelja, vježbe	
IV nedjelja, pred.	
IV nedjelja, vježbe	
V nedjelja, pred.	
V nedjelja, vježbe	
VI nedjelja, pred.	
VI nedjelja, vježbe	
VII nedjelja, pred.	
VII nedjelja, vježbe	
VIII nedjelja, pred.	
VIII nedjelja, vježbe	
IX nedjelja, pred.	
IX nedjelja, vježbe	
X nedjelja, pred.	
X nedjelja, vježbe	
XI nedjelja, pred.	
XI nedjelja, vježbe	
XII nedjelja, pred.	
XII nedjelja, vježbe	
XIII nedjelja, pred.	
XIII nedjelja, vježbe	
XIV nedjelja, pred.	
XIV nedjelja, vježbe	
XV nedjelja, pred.	
XV nedjelja, vježbe	
Obaveze studenta u toku nastave	
Konsultacije	
Opterećenje studenta u casovima	
Literatura	
Oblici provjere znanja i ocjenjivanje	

Posebne naznake za predmet	
Napomena	
Ishodi učenja	Nakon završenog kursa iz Digitalne elektronike, student koji položi predmet će biti osposobljen da: 1. Analizira osnovna logička kola u TTL i ECL tehnologiji (NI, NILI, I, ILI logička kola); 2. Analizira kola u CMOS i BiCMOS tehnologiji; 3. Predlaže rješenja logičkih funkcija u navedenim tehnologijama; 4. Tumači prednosti i ograničenja logičkih sklopova u navedenim tehnologijama; 5. Analizira princip rada i ilustruje napone u karakterističnim tačkama astabilnih i monostabilnih multivibratora; 6. Dizajnira i implementira kombinaciona logička kola korišćenjem programabilnih logičkih kola; 7. Opisuje i provjerava funkcionalnost digitalnih kola u ABEL i VHDL programskim jezicima; 8. Razlikuje osnovne tipove A/D i D/A konvertora i definiše osnovni princip rada pojedinih konvertora;