

Elektrotehnički fakultet / Elektronika telekomunikacije i računari / Energetska elektronika (etr)

Uslovljenost drugim predmetima	
Ciljevi izučavanja predmeta	
Ime i prezime nastavnika i saradnika	
Metod nastave i savladanja gradiva	
I nedjelja, pred.	
I nedjelja, vježbe	
II nedjelja, pred.	
II nedjelja, vježbe	
III nedjelja, pred.	
III nedjelja, vježbe	
IV nedjelja, pred.	
IV nedjelja, vježbe	
V nedjelja, pred.	
V nedjelja, vježbe	
VI nedjelja, pred.	
VI nedjelja, vježbe	
VII nedjelja, pred.	
VII nedjelja, vježbe	
VIII nedjelja, pred.	
VIII nedjelja, vježbe	
IX nedjelja, pred.	
IX nedjelja, vježbe	
X nedjelja, pred.	
X nedjelja, vježbe	
XI nedjelja, pred.	
XI nedjelja, vježbe	
XII nedjelja, pred.	
XII nedjelja, vježbe	
XIII nedjelja, pred.	
XIII nedjelja, vježbe	
XIV nedjelja, pred.	
XIV nedjelja, vježbe	
XV nedjelja, pred.	
XV nedjelja, vježbe	
Obaveze studenta u toku nastave	
Konsultacije	
Opterećenje studenta u casovima	
Literatura	
Oblici provjere znanja i	

ocjenjivanje	
Posebne oznake za predmet	
Napomena	
Ishodi učenja	Nakon što student položi ovaj ispit, biće u mogućnosti da vlada: 1. Opštim principima konverzije električne energije,, 2. Savremenim komponentama poluprovodničke tehnike (jednooperacionim i dvooperacionim ventilima) 3. Principima rada, primjenom i projektovanjem poluprovodničkih monofaznih, trofaznih i višefaznih ispravljača/mrežno komutovanih invertora, odn. AC/DC konvertorima, 4. Principima rada, topološkim šemama, primjenom i projektovanjem DC/DC poluprovodničkih pretvarača (Buck, Boost, Buck/Boost i Čuk čoperima), sa direktnim i izolovanim terminalima, 5. Principima rada, topološkim šemama, primjenom i projektovanjem DC/AC poluprovodničkih monofaznih i višefaznih konvertora (invertora); principima i primjenom PWM i ŠIR modulacije u cilju eliminacije viših harmonika napona i struje, 6. Principima rada, topološkim šemama, primjenom i projektovanjem HVDC poluprovodničkih sistema prenosa električne energije.